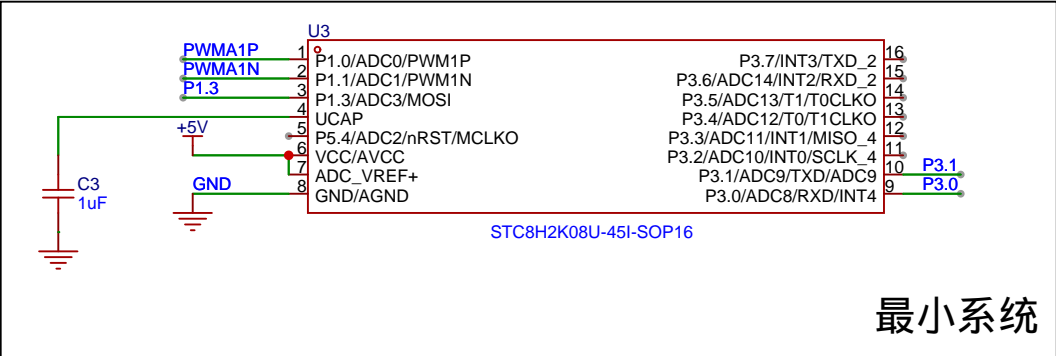
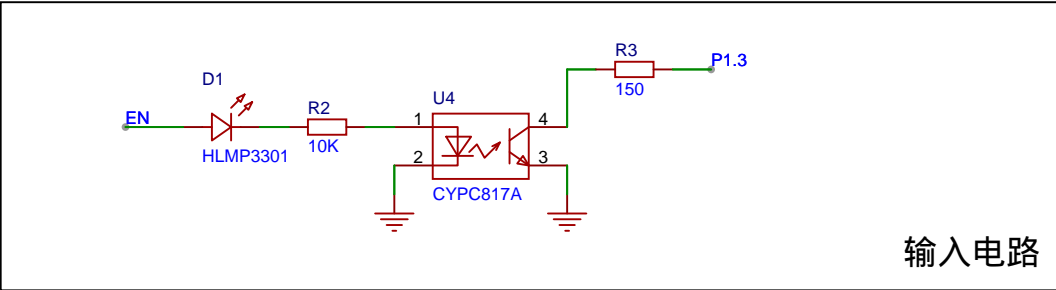


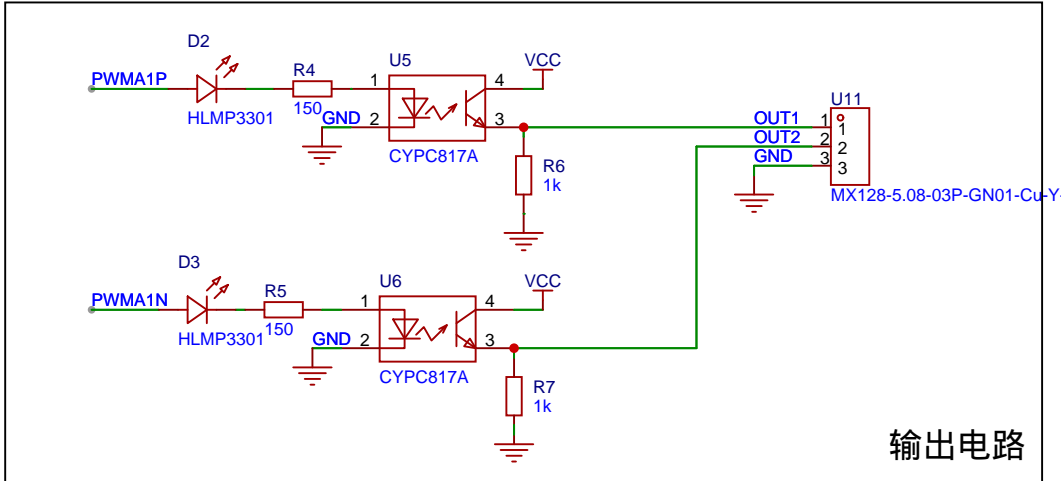
电源电路



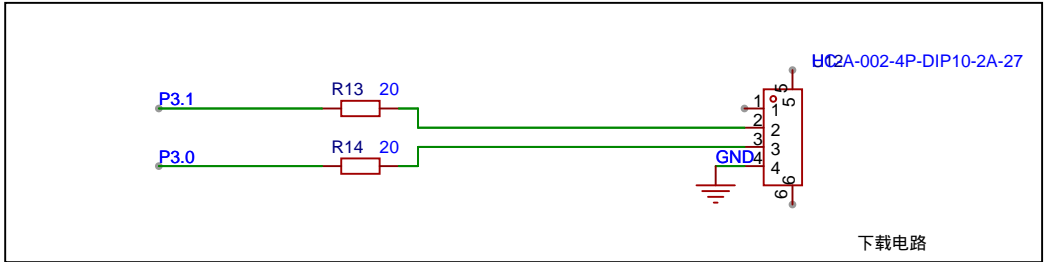
最小系统



输入电路



输出电路



下载电路

原理图	Schematic1			更新日期	2024-09-26
				创建日期	2024-09-10
图页	P1			物料编码	
绘制	PWM				
审阅					
	版本	尺寸	页	1	共 1
嘉立创EDA		V1.0	A4	嘉立创EDA	