

PWM 输出脚位定义:

PWM1P: P1.0, PWM1N: P1.1

PWM2P: P1.2, PWM2N: P1.3

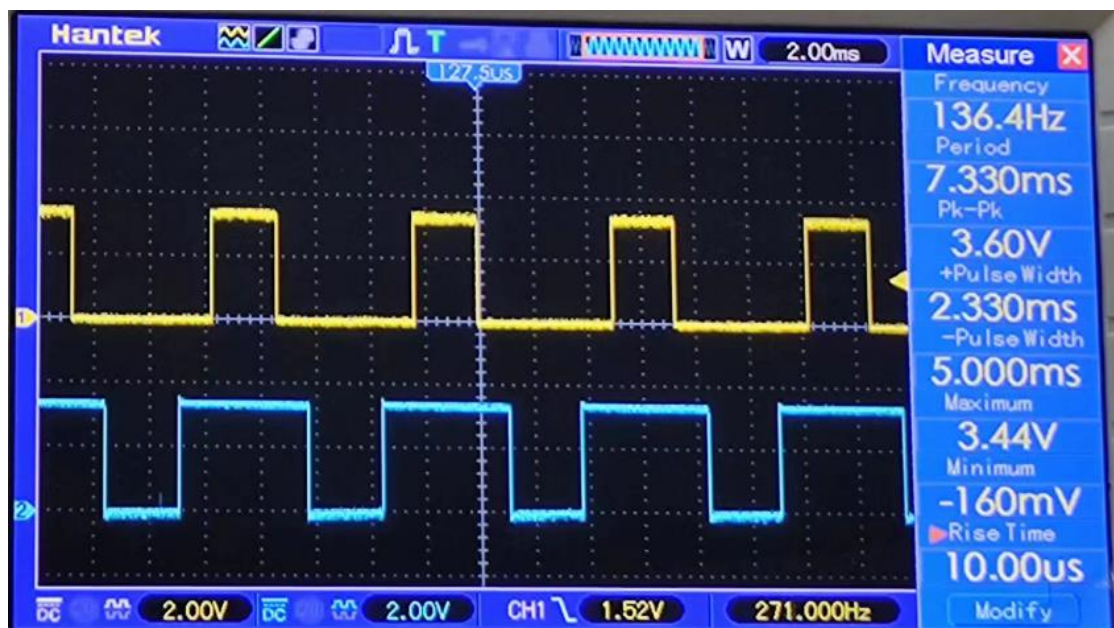
PWM3P: P1.4, PWM3N: P1.5

PWM4P: P1.6, PWM4N: P1.7

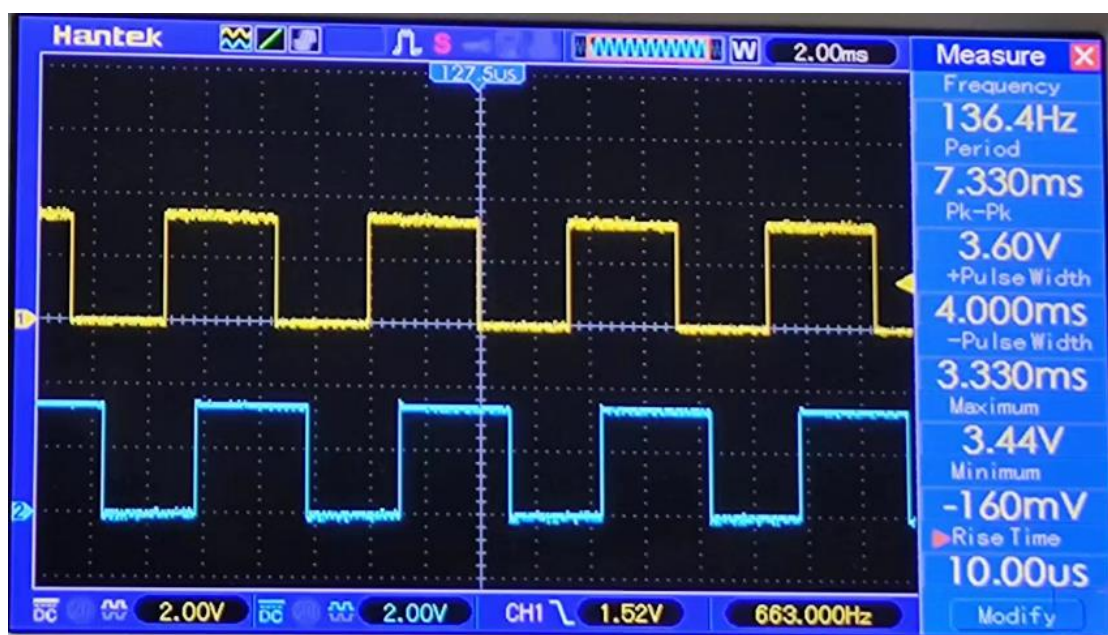
## 1. PWMA\_Asymetric\_Test

- 通道 1 配置在 PWM2 模式
- 通道 2 配置在不对称 PWM2 模式
- 通道 3 配置在 PWM2 模式
- 通道 4 配置在不对称 PWM2 模式
- 计数器模式是中心对齐模式

通道 1, 通道 3 输出波形与参考信号一致:



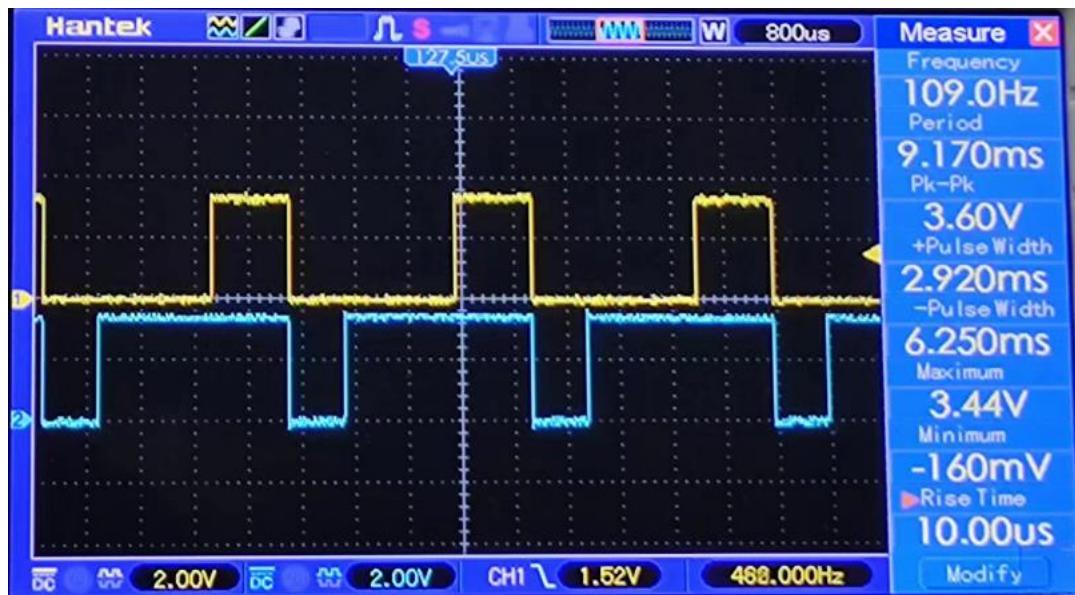
通道 2, 通道 4 输出波形与参考信号一致:



## 2. PWMA\_Combined\_Test

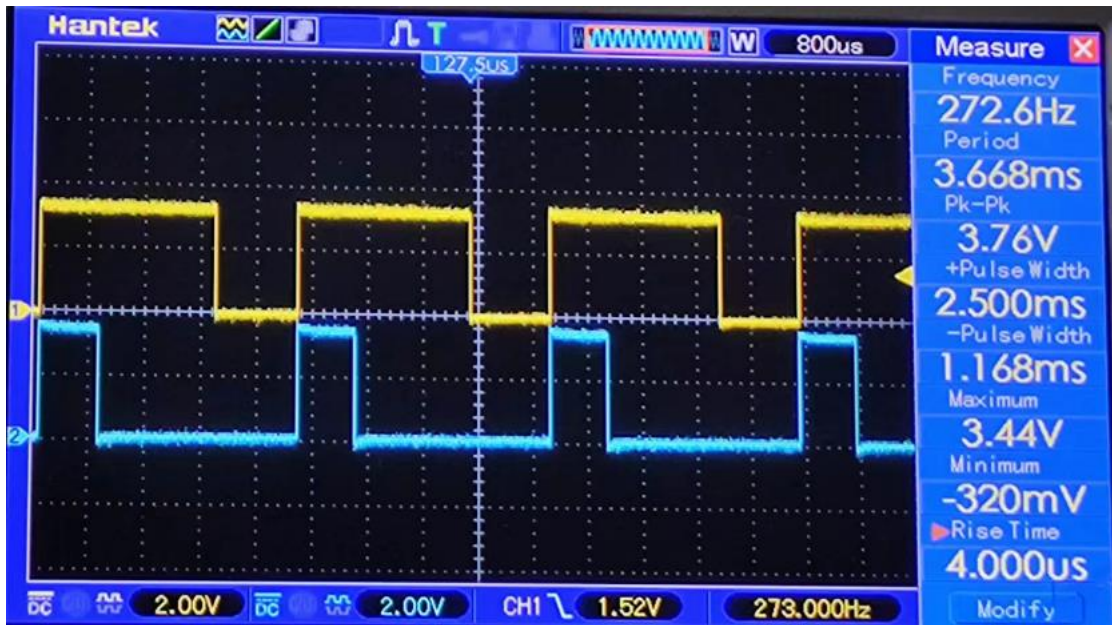
- 通道 1 配置在组合模式 2
- 通道 2 配置在 PWM 模式 2
- 通道 3 配置在组合模式 2
- 通道 4 配置在 PWM 模式 1
- 计数器模式是边沿对齐模式

通道 1, 通道 2 输出波形与参考信号一致:



- 通道 1 配置在组合模式 1
- 通道 2 配置在 PWM 模式 1
- 通道 3 配置在组合模式 2
- 通道 4 配置在 PWM 模式 2
- 计数器模式是边沿对齐模式

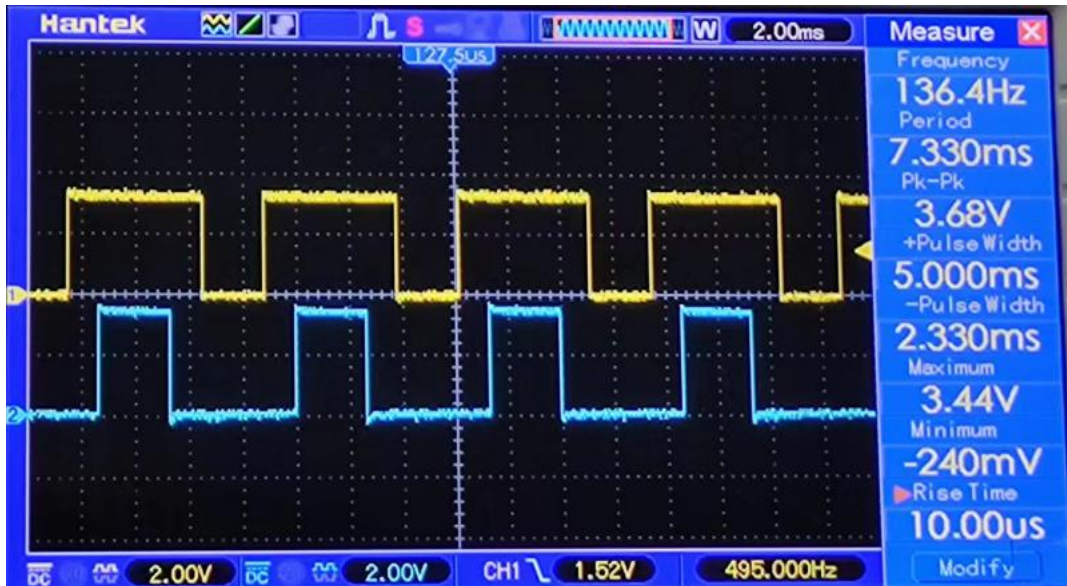
通道 1，通道 2 输出波形与参考信号一致：



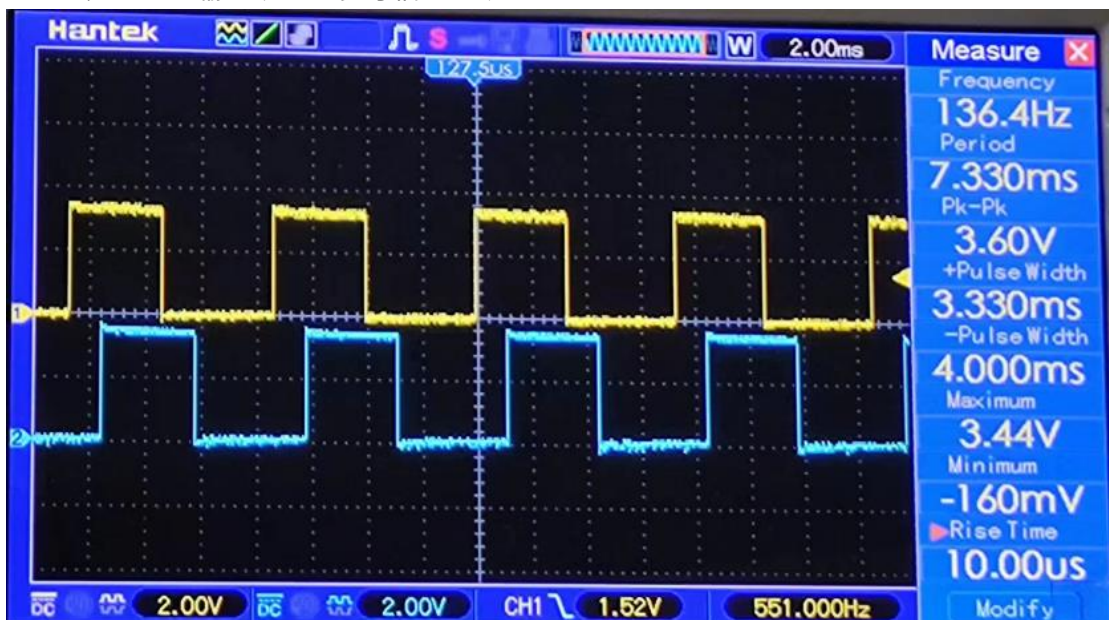


- 通道 1 配置在 PWM 模式 1
- 通道 2 配置在不对称模式 1
- 通道 3 配置在 PWM 模式 1
- 通道 4 配置在不对称模式 1
- 计数器模式是中心对齐模式，向下计数

通道 1，通道 3 输出波形与参考信号一致：



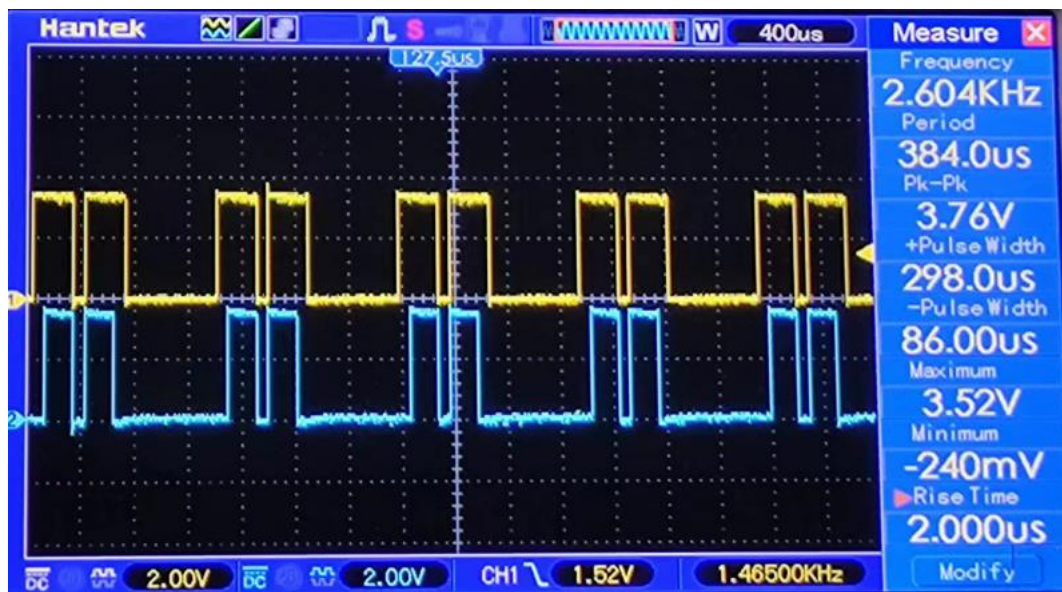
通道 2，通道 4 输出波形与参考信号一致：



### 3. PWMA\_Combined 3-phase\_Test

- 通道 1 配置在 PWM 模式 1
- 通道 2 配置在 PWM 模式 1
- 通道 3 配置在 PWM 模式 1
- 通道 4 冻结
- 通道 1、2、3 分别输出和通道 5 的逻辑与运算结果
- 计数器模式是中心对齐模式，向下计数

通道 1，通道 2 输出波形与参考信号一致：



通道 1，通道 3 输出波形与参考信号一致：

